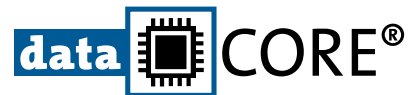


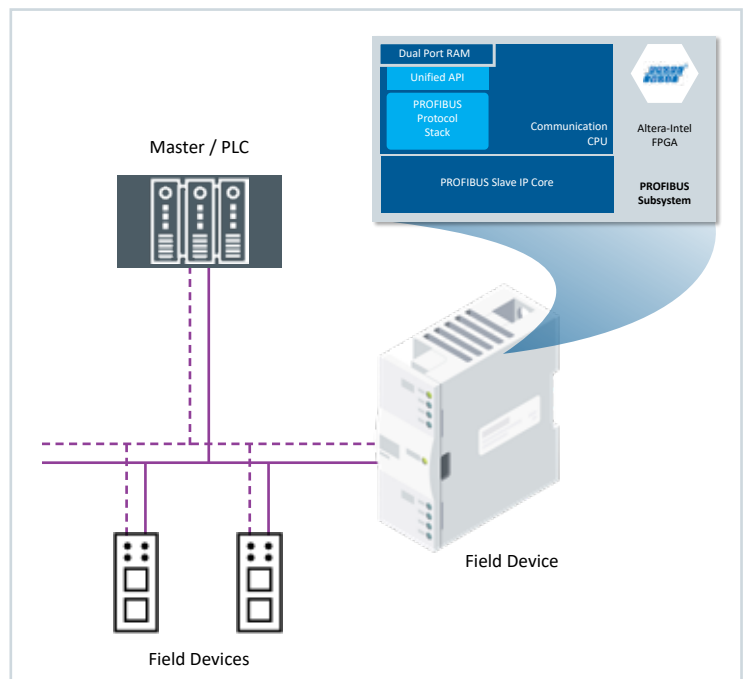
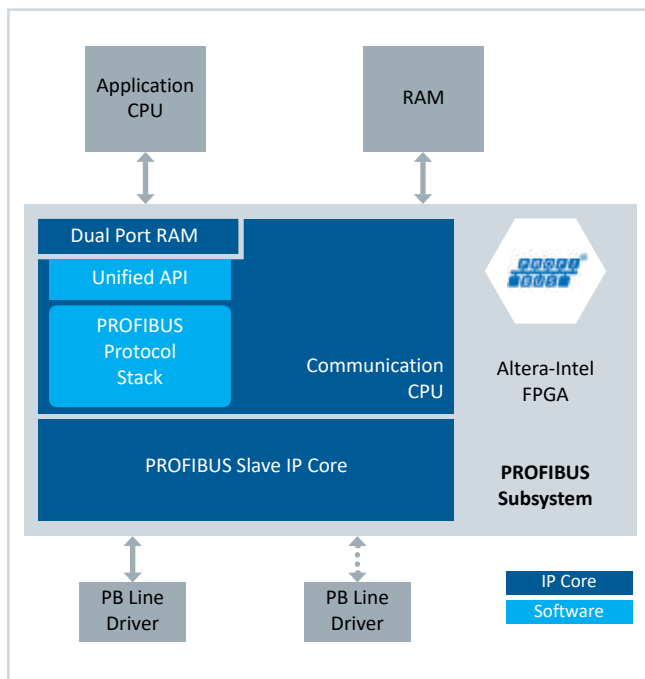
PROFIBUS DP Slave



Subsystem per Altera-Intel FPGA

PROFIBUS DP Slave IP Core e Communication Processor
per l'integrazione di PROFIBUS su Altera-Intel FPGA

- Semplifica la connettività PROFIBUS DP per dispositivi di campo con Altera-Intel FPGA
- PROFIBUS DP IP core ottimizzato e software preinstallato gestiscono l'intero protocollo
- PROFIBUS DP e altre reti industriali sono supportate dallo stesso API
- Funzionamento veloce e sicuro dal supporto hardware/logico e dalla ridondanza di linea opzionale



Sottosistema PROFIBUS DP semplice da integrare per FPGA

- L'intero protocollo è gestito dal software preinstallato, non è necessario porting
- Progetto esemplificativo per acquisire esperienza velocemente
- Adattabile ai requisiti delle applicazioni grazie alle svariate opzioni di configurazione
- Ampia scelta di famiglie e dimensioni supportate da FPGA

Soluzione economica

- Nessuna dipendenza da ASIC speciali
- Implementazione sicura grazie ai servizi di consulenza, integrazione e precertificazione di Softing
- Riconfigurazione ed estensione possibili anche dopo la produzione
- Semplice aggiunta di ulteriori protocolli

Pre-certificato agli ultimi standard

- Conforme alle attuali specifiche PROFIBUS
- Testato con l'attuale strumento di test di conformità "Tester PROFIBUS DP"

Funzionamento veloce e sicuro

- Il core IP PROFIBUS DP supporta velocità di trasmissione fino a 12 Mbit/s e offre un rapido riconoscimento automatico della velocità di trasmissione.
- Il software applicativo del dispositivo è separato dal software di protocollo
- Supporto per la ridondanza degli slave e la ridondanza opzionale delle linee
- Tempo di ciclo fino a 100 µs

PROFIBUS DP Slave Subsystem per Altera-Intel FPGA

Specifiche tecniche

Configurazione IP Core	<ul style="list-style-type: none">▪ PROFIBUS DP Slave IP core▪ Communication CPU IP core for processing the PROFIBUS DP protocol▪ DPRAM interface to application processor (FPGA-internal or external)
PROFIBUS clock	16 MHz, 84 MHz
Famiglie FPGA supportate	Cyclone III, Cyclone IV, Cyclone V, Cyclone V SoC, Cyclone 10 LP, MAX 10
Funzionalità	<ul style="list-style-type: none">▪ PROFIBUS DP Slave▪ PROFIBUS DP, PROFIBUS DP-V1▪ Cyclic services▪ Sync / Freeze▪ Input / output data: up to 244 Bytes each▪ Configuration / parameter / diagnosis data: up to 244 Bytes each▪ Acyclic Read / Write (Master Class 1 and Class 2)▪ Up to 3 simultaneous Master Class 2 connections▪ Automatic baud rate recognition▪ Identification & Maintenance services (IMO)▪ Modular slave with up to 64 modules▪ Support of dynamic I/O configuration by Slave application▪ Diagnostic alarms and Pull/Plug alarms▪ Support of redundancy switch over command▪ Optional line redundancy
Tempo di ciclo	down to 100 μ s (minimum slave interval)
Interfaccia di programmazione dell'applicazione	Simple Device Application Interface (SDAI)

Kit di fornitura

IP / Logic	<ul style="list-style-type: none">▪ Complete PROFIBUS DP Slave subsystem▪ Supplementary IP cores▪ Sample application FPGA design
Software	<ul style="list-style-type: none">▪ Ready-to-run protocol software (executable) for the PROFIBUS DP Slave subsystem▪ API library for the application processor (including source code)▪ Sample application software (including source code)
Documentazione	Download: guida all'implementazione del sottosistema PROFIBUS DP e informazioni aggiuntive

Codice articolo

[Contattateci per maggiori dettagli: info.it@softing.com](#)

PROFIBUS DP Slave Subsystem for Altera-Intel FPGA

Saremo lieti di discutere con voi le vostre esigenze specifiche e le opzioni di licenza adeguate.

Servizi e prodotti aggiuntivi

SIA-YY-012501	Integration workshop for implementing PROFIBUS DP
SIA-YY-012503	Integration support provided by e-mail or phone
Please contact us for details	Integration and pre-certification services

Softing Italia Srl
Via M. Kolbe 6
20090 Cesano Boscone (MI)
Tel: 02-4505171
e-mail: info.it@softing.com

www.softingitalia.it/industrial

optimize!
softing