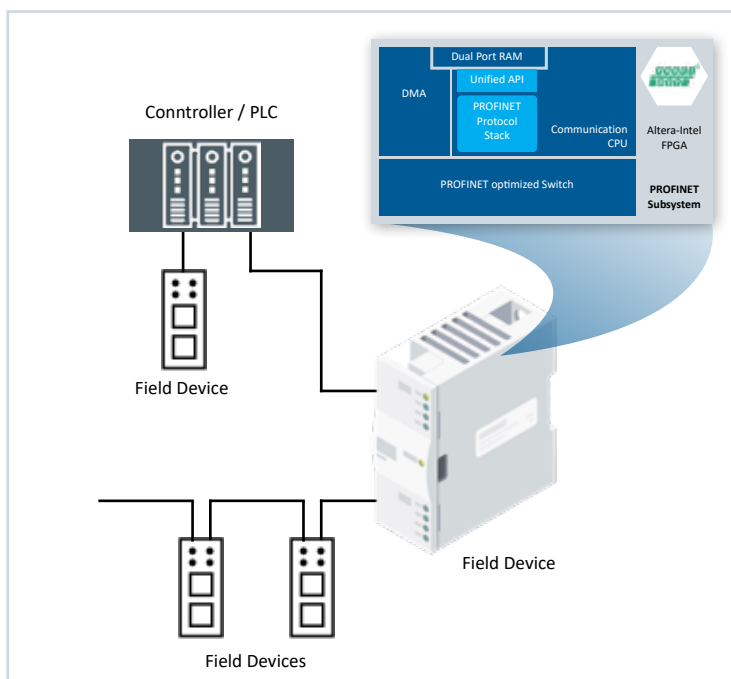
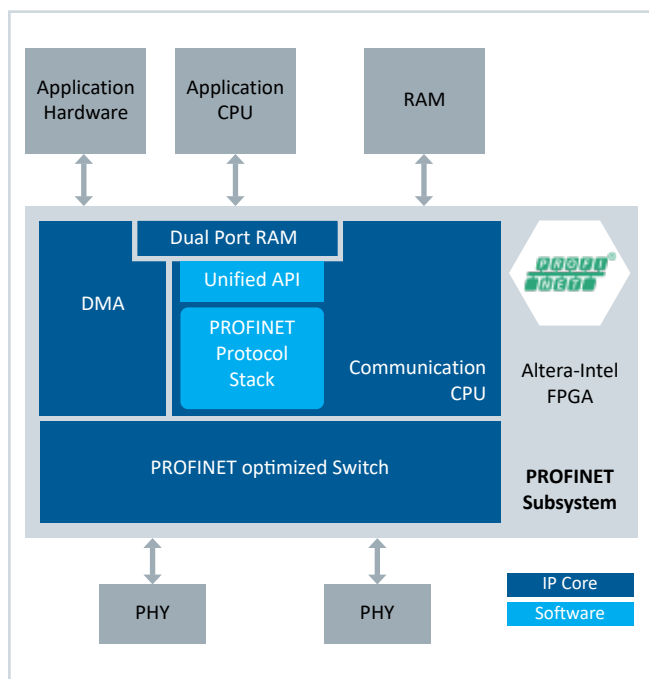


## PROFINET per FPGA Altera-Intel

Core IP di commutazione e processore di comunicazione per l'integrazione di PROFINET su FPGA Altera-Intel.

- **Semplifica la connettività PROFINET per dispositivi di campo con Altera-Intel FPGA**
- **Switch IP core ottimizzato e il software pre-installato gestiscono l'intero protocollo**
- **PROFINET e altre reti industriali sono supportate dalla stessa API**
- **Funzionamento rapido e sicuro grazie al supporto hardware/logico e alle funzioni di ridondanza**



### Sottosistema di dispositivi PROFINET per FPGA facile da integrare

- L'intero protocollo è gestito dal software pre-installato, non è necessario nessun porting
- Progetto esemplificativo per una rapida esperienza pratica
- Adattamento ai requisiti dell'applicazione grazie ad ampie opzioni di configurazione
- Ampia scelta di famiglie e dimensioni FPGA

### Soluzione conveniente

- Nessuna dipendenza da ASIC speciali
- Implementazione sicura grazie ai servizi di consulenza, integrazione e pre-certificazione di Softing
- Ri-configurazione ed estensione possibile anche dopo la produzione
- Semplice aggiunta di ulteriori protocolli

### Pre-certificato agli ultimi standard

- Conforme alle attuali specifiche PROFINET
- PROFINET Conformance Classe B (RT) e Classe C (IRT)
- Agisce come "black channel" per applicazioni di sicurezza
- Supporto della ridondanza del sistema e dei supporti

### Funzionamento sicuro e veloce

- Industrial switch IP core con inoltro e filtraggio (firewall)
- Gestione dati nel software o hardware (DMA)
- Il software applicativo del dispositivo è separato dal software di protocollo
- Conforme a PROFINET Netload Classe III

# PROFINET-Device-Subsystem für Altera-Intel FPGA

## Specifiche tecniche

Configurazione IP Core	<ul style="list-style-type: none"><li>▪ Switch IP core with 2 external ports and 1 or 2 internal ports</li><li>▪ Communication CPU IP core for processing the PROFINET protocol</li><li>▪ DPRAM interface to application processor (FPGA-internal or external)</li></ul>
Switch clock	125 MHz
Famiglie FPGA supportate	Cyclone III, Cyclone IV, Cyclone V, Cyclone V SoC, Cyclone 10 LP, MAX 10
Funzionalità	<ul style="list-style-type: none"><li>▪ PROFINET Device according to specification V2.44, Conformance Class B or C</li><li>▪ Media Redundancy Client (MRP or MRPD)</li><li>▪ Support for PROFINET Security Class I</li><li>▪ Support for Fast Startup (FSU)</li><li>▪ Support for System redundancy (S2)</li><li>▪ Communication support for PROFI-safe</li><li>▪ Optional 2nd internal switch port for direct connection of the application CPU</li><li>▪ Optional hardware acceleration (DMA)</li></ul>
Cycle time	down to 250 µs
Numero di connessioni del controller	up to 4 (for shared device, S2 redundancy and supervisor connection)
Interfaccia di programmazione dell'applicazione	Simple Device Application Interface (SDAI)

## Kit di fornitura

IP / Logic	<ul style="list-style-type: none"><li>▪ Complete PROFINET Device subsystem</li><li>▪ Supplementary IP cores</li><li>▪ Sample application FPGA design</li></ul>
Software	<ul style="list-style-type: none"><li>▪ Ready-to-run protocol software (executable) for the PROFINET Device subsystem</li><li>▪ API library for the application processor (including source code)</li><li>▪ Sample application software (including source code)</li></ul>
Documentazione	Download: PROFINET subsystem implementation guide and additional information

## Codici articolo

[Please contact us for details](#)

### PROFINET Device Subsystem for Altera-Intel FPGA

We are happy to discuss your particular requirements and adequate licensing options with you.

## Prodotti e servizi aggiuntivi

SIA-YY-012501	Integration workshop for implementing PROFINET
SIA-YY-012503	Integration support provided by e-mail or phone

[Please contact us for details](#)

Integration and pre-certification services

Softing Italia Srl  
Via M. Kolbe 6  
20090 Cesano Boscone (MI)  
Tel: 02-4505171  
e-mail: info.it@softing.com

[www.softingitalia.it/industrial](http://www.softingitalia.it/industrial)

optimize!  
**softing**